

《单词百科:Verilog是什么意思?Verilog怎么发音?Verilog的解释和用法》

英语单词Verilog是什么意思?Verilog怎么读?Verilog怎么发音?简答网为您整理了Verilog的解释、用法、例句、词组等相关学习资料。下面跟小编一起来看看吧!



Verilog的意思

1、n.一种硬件描述语言;

Verilog的双语例句

1、Manchester codec Verilog code very good speed, but also occupy less resources.

曼彻斯特编解码Verilog代码非常好的速度快,而且资源占用少.

2、Verilog HDL design of frequency divider in RTC module is studied here.

文中研究在RTC模块中分频器设计的VerilogHDL实现.

3、The function of circuit was verified by Verilog-XL.

整个电路的功能通过了Verilog-XL 的仿真.

4、 UART Receiver Verilog Code complete code can be used directly.

异步接收器Verilog代码完整的源代码可以直接使用.

5、 This design realizes with verilog hardware describing language, so it has a good flexibility and portability.

本设计采用Verilog硬件描述语言实现, 具有良好的可移植性和设计灵活性.

6、 ARM 7 _ verilog source code, after commissioning, is pretty good.

ARM7_verilog的源代码, 经过调试, 很不错.

7、 Universal Serial Asynchronous Receiver Transmitter 8251 the Verilog HDL source code, through simulation.

通用串行异步收发器8251的VerilogHDL源代码, 经过仿真验证.

以上是简答网为您整理的Verilog怎么读的相关信息, 希望对大家有一定的帮助。查看更多关于Verilog的用法、Verilog的释义、Verilog的相关详情请点击：<https://dict.jiandongshicai.cn/Verilog>